

平成 23 年 11 月 14 日

報道関係各位

一般社団法人 電子情報技術産業協会

『 Electronic Design and Solution Fair 2011 November 』

いざ 開国！ ～維新から開化へ～

11月16日(水)～18日(金) パシフィコ横浜にて開催！

一般社団法人 電子情報技術産業協会 (JEITA) は、2011 年 11 月 16 日 (水) から 18 日 (金) の 3 日間、横浜国際平和会議場 (パシフィコ横浜) において、設計ソリューションの必須技術を網羅する展示会『Electronic Design and Solution Fair 2011 November』(略称: EDSFair 2011 Nov. [イー・ディー・エス・フェア 2011 ノーベンバー]) を開催いたします。

12 回目となる今回は、日本のエレクトロニクス産業の発展のためにはハードウェア、システム、ソフトウェアの設計を融合させることが不可欠であることから、社団法人 組込みシステム技術協会 (JASA) が主催する「Embedded Technology (組込み総合技術展)」(略称: ET) と同時開催します。

ハードウェア開発からシステム設計・ソフトウェア開発まで、最適なテクノロジーとソリューションが集約される唯一の展示会として、出展者 80 社・団体が 109 小間を出展、会期 3 日間で 9,000 名の来場を見込んでいます。

■同時開催記念 共同企画セッション

今回の同時開催を象徴する共同企画セッションとして、開催 2 日目の 11 月 17 日 (木) には、『ここまで来た！仮想システム開発環境とソフトウェア開発環境。日本のモノづくりはこう変わる！～三本の矢、ソフトウェア/ システム/ 半導体開発をシームレスに統合！～』と題して、開発サイドとソリューション・サイドの講演やトークセッションを通じて、システム開発とソフトウェア開発の基本的な現状認識・問題意識を共有し、課題解決の糸口と製品イノベーションを生み出すソリューションに光を当てます。

■新しい技術との出会いの場

EDSFair には、普段接する機会が少ない国内外の新興ベンダが毎回多数出展し、設計開発者に向けて世界の最新情報をいち早く紹介しています。期間中、「新興ベンダ・ガイド・ツアー」として、設計技術・EDA 技術の第一人者がツアー・ガイドとしてブースへ同行訪問し、各社の技術紹介・質疑応答をサポートします。また、大学研究室による設計技術に関する研究成果の発表も行われるなど、新しい技術に出会う機会を提供します。

■Web では得られない情報満載の設計者向けセッション

今回は、出展者による「出展者セミナー」や、毎年高い評価を得ている設計エンジニアのための「特設ステージ」、JEITA 主催「システム・デザイン・フォーラム」など多くの技術セッションを用意し、Web では得られない設計者向けのセッションとして開催します。

報道関係各位におかれましては、是非ご来場くださいますようご案内申し上げます。

なお、展示会場 2 階 (E202) に設置するプレスルームでプレス証を発行いたしますので、ご来場の際にはお立ち寄りください。

以上

開催概要

- 名称 : Electronic Design and Solution Fair 2011 November (EDSFair2011 Nov.)
 - 同時開催 : Embedded Technology 2011 (組込み総合技術展)
 - 会期 : 2011年11月16日(水) 10:00~17:00
11月17日(木) 10:00~18:00 [17:00~18:00ワインの夕べ]
11月18日(金) 10:00~17:00
 - 会場 : パシフィコ横浜(展示ホール/アネックスホール/会議センター)横浜市西区みなとみらい1-1-1
 - 入場 : 全来場者登録入場制
 - 当日登録 : 入場料1,000円
 - Web事前登録・招待券当日登録 : 入場無料
 - 主催 : 一般社団法人 電子情報技術産業協会 (JEITA)
 - 協力 : Electronic Design Automation Consortium (EDAC)
 - 後援 : 経済産業省、アメリカ合衆国大使館、外国系半導体商社協会 (DAFS)、横浜市
 - 協賛 : 社団法人 組込みシステム技術協会 (JASA)、社団法人 電子情報通信学会 (IEICE)、
一般社団法人 情報処理学会 (IPSJ)、社団法人 日本電子回路工業会 (JPCA)
- 《ご参考》 Electronic Design and Solution Fair 2011 January
- 出展者数 : 118社・団体
 - 出展小間数 : 199小間
 - 登録来場者数 : 8,016名

同時開催記念 共同企画セッション

■同時開催記念 共同企画セッション (聴講無料/WEB 事前申込制)

- ★日時 : 11月17日(木) 10:00~12:00
- ★場所 : パシフィコ横浜 会議センター 503
- ★ここまで来た! 仮想システム開発環境とソフトウェア開発環境。日本のモノづくりはこう変わる!
~三本の矢、ソフトウェア/システム/半導体開発をシームレスに統合!~
Aart de Geus 氏/Synopsys, Inc. CEO
上山 伸幸 氏/イーソル株式会社 常務取締役兼執行役員
鈴木 茂夫 氏/キヤノン株式会社 ソフトウェア基盤第二開発部 主席研究員
畔柳 滋 氏/トヨタ自動車株式会社 制御ソフトウェア開発部 部長
[モデレータ] 小島 郁太郎 氏/日経BP 社 Tech-On! 編集委員

新しい技術との出会いの場

■特別ゾーン

★新興ベンダエリア

普段接することが少ない国内外のベンチャー企業が集まり、設計開発者に向けて世界の最新情報をいち早く紹介するエリアです。

★新興ベンダ・ガイド・ツアー (参加無料)

日本の設計技術・EDA 技術の第一人者がツアー・ガイドとしてブースへ同行訪問し、各社の技術紹介・質疑応答をサポートします。

- 集合場所 : 展示会場内メインステージ
- 11月16日(水) ①12:30~13:30
- 11月18日(金) ②12:30~13:40

★JEVeC ビレッジ

日本EDAベンチャー連絡会 (JEVeC) との協力により、国内ベンチャー企業が一堂に集結し、日本企業ならではの「ものづくり力」をアピールします。

★ユニバーシティ・プラザ

5大学/研究室が、設計技術に関する研究成果を発表します。

- * 愛媛大学 樋上・高橋研究室
- * 北九州市立大学 情報メディア工学科 梶谷研究室
- * 九州工業大学 マイクロ化総合技術センター 中村研究室
- * 広島大学 大学院工学研究科 アルゴリズム論研究室
- * 早稲田大学 情報生産システム研究科

■特別企画

★ワインのタベ (参加無料)

11月17日(木)の17:00~18:00に、展示会場内ラウンジならびに出展ブースにて、来場者と出展者の交流の場として、「ワインのタベ」を実施します。

Web では得られない情報満載の設計者向けセッション

■出展者セミナー (場所: 展示会場内諸室 D11・DM3・DM6・E204・E205・アネックスホール F201/聴講無料)

- 【EE】システム設計・検証トラック
- 【EP】ロジック設計&フィジカル設計/検証トラック
- 【ED】機能検証/テスト設計/設計・検証サービストラック
- 【EA】AMS 設計・検証/PCB/SIP トラック
- 【EL】LowPower/IP/DFM トラック
- 【EF】フリートラック
- 【ES】スペシャルトラック

■特設ステージ (場所: アネックスホール F201/聴講無料)

【11月16日(水)】

★セッション1 (14:30-16:00) 国際学会の技術トレンドを読み解く~過去・現在・未来~

【11月17日(水)】

★セッション2 (15:30-17:00) LPB 相互設計セミナー:
実践! これでいける! LSI・パッケージ・ボードの相互設計実例
~LPB 共通フォーマットの活用方法とその効果~

【11月18日(金)】

★セッション3 (10:00-12:30) Android 開発の現状と課題

■システム・デザイン・フォーラム 2011 (場所: アネックスホール F201/聴講無料)

【11月17日(木)】 (13:00-15:00) EDA 標準化動向や国際半導体ロードマップの設計技術などを紹介



本件に関するお問い合わせは、下記までお願いします。

運営事務局: 一般社団法人 日本エレクトロニクスショー協会 担当: 大西
TEL: (03) 6212-5231 FAX: (03) 6212-5225 E-mail: info2011@edsfair.com

EDSFair2011 Nov.公式 Website <http://www.edsfair.com>